

## 易華電新聞稿

發稿單位：易華電子股份有限公司

發稿時間：2025 年 12 月 18 日

易華電子（6552）今日公告，受到面板市場景氣不振影響，近期出現連續虧損，依據國際會計準則第 36 號公報規定，針對生產效率不佳的產線進行資產減損評估，預計提列金額約為新台幣 7.25 億元（以下幣別同）。該案業經今日董事會決議通過。

易華電近五季以來，受面板產業景氣低迷、終端市場需求放緩因素影響，產能利用率下降，營收自先前的高點下滑，整體獲利表現不盡理想，依國際會計準則規定進行減損評估，金額約為 7.25 億元，將一次性認列於本年度。公司預估對每股盈餘（EPS）之影響約為每股減少 8.73 元。惟本次資產減損損失之金額，尚未經會計師查核，實際金額將依據會計師查核後數據調整。

易華電強調，即使進行資產減損，仍具備穩健的財務體質，足以支撐未來營運與發展。

易華電表示，本次資產減損主要係針對 Subtractive（蝕刻減法）設備等 COF 相關資產進行評估，旨在反映資產經濟實質，並不影響現金流及日常營運，目的在於優化資產配置及專致於具競爭力之 Semi-additive（半加成法）及 Micro LED，為未來產品及市場布局提供支持。

Semi-additive 與 Micro LED 關鍵製程技術具高度獨特性，市場競爭者較少，進入門檻亦相對較高。此類技術單價高且具成本優勢，對業績和獲利有明顯助益。易華電將依在兩大關鍵技術上持續精進製程能力、提升生產效率，以確保長期穩健經營與永續發展。

### 【關於易華電子】

易華電子（6552）成立於 1973 年，主要業務為製造、研發與銷售捲帶式高階覆晶薄膜 IC 基板產業，本公司將致力於開發利基型產品與技術，朝封裝用之捲帶式高階覆晶薄膜 IC 基板產業領域深耕，持續開發可搭配應用於各類 IC 封裝的捲帶式高階覆晶薄膜 IC 基板。

在新製程新技術的研發方面，我們已完成建置 2-Metal 製程，以滿足客戶需求，成為同時具備減成（Sub）、半加成（Semi）及雙面（2-Metal）製程的全方位技術的 Tape-COF、Micro LED 及各式 IC 基板的供應商。我們在配合客戶開發先進技術的能力、策略計劃有效推展與執行的決心，將有助於奠定公司中長期營運績效的提升。